

Esercizio Circuitmaker 2005-2006

Si progetti un comparatore aritmetico SEQUENZIALE. Il comparatore riceve due stringhe di ingresso $X(n)=x_0x_1\dots x_n$ $Y(n)=y_0y_1\dots y_n$ (x_i, y_i rappresentano la coppia di bit ricevuta nell'istante t_i), e produce in ogni istante t_i un'uscita $z_i=1$ sse la stringa $X(i)>Y(i)$ (quindi verifica una maggioranza stretta).

Alimentare il circuito con le sequenze

X0: 01101101

X1: 11010010

NOTA: il bit meno significativo è da considerarsi quello a destra.

Sincronizzare il generatore di sequenze ed i FF con lo stesso segnale di clock

Usare FF di tipo JK

Stampare la forma d'onda dei seguenti segnali:

1) X1 X0 clock e Y (uscita)